



Vianney LAPÔTRE

Maître de Conférences
Électronique et informatique embarquée

“

*Nos recherches d'aujourd'hui
sont les bases des technologies
de demain*

”

BIO

Après l'obtention de sa thèse en 2013 sur les architectures reconfigurables multi-cœurs appliquées aux problématiques des télécoms, Vianney Lapôtre revient à l'UBS en 2014. Il y travaille sur la sécurité des systèmes embarqués. L'année précédente il participait au projet européen Mont-Blanc, alors en post-doc au LIRMN (Montpellier). Les technologies issues des systèmes embarqués y étaient étudiées pour concevoir les supercalculateurs de demain, moins gourmands en énergie. Depuis 2017, ses recherches s'intéressent plus particulièrement à la sécurité des processeurs embarqués, notamment sur des applications pour l'usine 4.0. Offrir des processeurs sécurisés est pour lui une priorité afin de permettre au plus grand nombre de bénéficier de technologies de confiance.



Lien vers la biographie complète



100% de l'activité du chercheur
dédiée à la cybersécurité

Focus :

Recherche

Domaine applicatif

Données essentielles

Doctorant.e.s : 6

Post-doctorant.e.s : 1

Publications : 10 - IEEE TVLSI, IEEE TC, ACM TECS, etc.

Conférences : 30 - FPL, FPT, ISCAS, ASP-DAC, ISVLSI, etc.

Collaborations internationales : Ruhr-Universität Bochum (Allemagne), Information Technology University (Pakistan).

Axe(s) de recherche

Sécurité des systèmes embarqués

Champs d'expertise

Protection des architectures de processeurs embarqués.

Protection des architectures de systèmes embarqués.

Exemples d'applications

Protection des objets connectés

Protection des données sensibles

Projets collaboratifs

HardBlare (projet CominLabs 2015-2019) avec IRISA, Inria, IETR Rennes.

TSUNAMY (projet ANR 2013-2017) avec le laboratoire Hubert Curien (St Etienne),

le Lip6 (Paris), et le CEA Saclay.

Domaine

Sécurité matérielle

Mots clés

Attaques matérielles
et logicielles

Processeurs embarqués
FPGA

Contact

vianney.lapotre@univ-ubs.fr
+33 (0)2 97 87 45 68